

研究概要

本研究室では「高品質のソフトウェア」を効率良く作成するための技法を確立することを目標として研究を行っている。「高品質のソフトウェア」の条件としては、正しいこと、速いこと、メモリ使用量が少ないことはもちろんであるが、構造が整っていること、再利用に適していること、仕様などのドキュメントがしっかり揃っていることなど、ソフトウェア工学的な条件もあげられる。これらの条件のうち、特に「正しい」という条件に注目し、プログラムが正しい動作をすることを検証する方法、正しいプログラムしかできないようなプログラム構成法などについて研究を行っている。

共同研究者

(2013年12月現在)

- 酒井 正彦 (本研究科 計算機数理科学専攻・教授)
- 草刈 圭一郎 (本研究科 計算機数理科学専攻・准教授)
- 関 浩之 (本研究科 情報システム学専攻・教授)
- 石原 靖哲 (大阪大学・准教授)
- 廣川 直 (北陸先端科学技術大学院大学・准教授)
- Germán Vidal (パレンシア工科大学・教授)
- Aart Middeldorp (インスブルック大学・教授)
- Sarah Winkler (インスブルック大学・ポスドク研究員)
- Cynthia Kop (インスブルック大学・ポスドク研究員)
- Bernhard Gramlich (ウィーン工科大学・准教授)
- Karl Gmeiner (ウィーン工科大学・研究員)
- Stephan Falke (カールスルーエ工科大学・ポスドク研究員)

主な研究テーマ

- 制約付き項書換え系によるプログラムのモデル化
- 帰納的定理の補題生成機能付き証明器の開発
- ポインタを操作するプログラムの効率的動的検査系
- プログラム逆化手法の開発
- 例外処理を含む関数型プログラムの停止性証明
- 木構造データ変換の問合せ保存性検証
- SMT ソルバーの開発

研究の背景：制約付き項書換え系の研究

近年の計算機の性能向上により論理式の充足可能性を判定する SMT ソルバーの開発およびその利用が盛んになっている。それに伴い、項書換え系に制約系を導入した制約付き項書換え系の研究が盛んになり、様々な体系が提案されその応用が研究されている。本研究室では近年の制約付き項書換え系の研究の先駆けとして、**制約付き書換えの研究で世界をリードしている**。

制約付き項書換え系の特徴

- 通常の間数記号とは別に解釈を持つ間数記号と述語記号がある
 - 解釈には既存の SMT ソルバーを利用
 - 以下では解釈を持つ記号を緑で表示
- ユーザ定義の間数のみを書換え規則として表現

CRISYS プロジェクト：C プログラムの int 型上の数値計算関数の正しさの自動検証

```
int sum1(int n){
  int i=0, z=0;
  while( i<=n){
    z += i;
    i++;
  }
}
```

$$\text{等価変換 } \mathcal{R}_{\text{sum1}} = \left\{ \begin{array}{l} \text{sum1}(n) \rightarrow u(n, s(0), 0) \\ u(n, i, z) \rightarrow u(n, s(i), z+i) \llbracket i \leq n \rrbracket \\ u(n, i, z) \rightarrow z \llbracket \neg i \leq n \rrbracket \end{array} \right\}$$

```
仕様
sum(x) = 0 if x <= 0
sum(x+1) = sum(x) + (x+1) if x >= 0
```

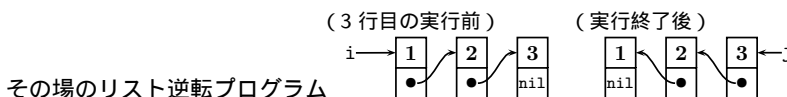
$$\text{等価変換 } \mathcal{R}_{\text{sum}} = \left\{ \begin{array}{l} \text{sum}(x) \rightarrow 0 \llbracket x \leq 0 \rrbracket \\ \text{sum}(s(x)) \rightarrow \text{sum}(x) + s(x) \llbracket x \geq 0 \rrbracket \end{array} \right\}$$

証明したい等式 $\text{sum}(n) = \text{sum1}(n)$

書換え帰納法 → 成功/失敗

- $\text{sum}(n) = \text{sum1}(n)$ が制約付き項書換え系 $\mathcal{R}_{\text{sum1}} \cup \mathcal{R}_{\text{sum}}$ の帰納的定理ならば、 sum1 は仕様を満たす
 - 制約付き等式 $s = t \llbracket \phi \rrbracket$ は R の帰納的定理: ϕ を真にする任意の基底代入 σ について、 R による $s\sigma$ と $t\sigma$ の計算結果が一致 ($s\sigma \leftrightarrow_R^* t\sigma$)
- 制約付き項書換え系の利点：比較演算に起因した証明の発散を回避
- 証明プロセス中に等式生成が発散するが、補題等式 $u(n, x, y) + s(n) = u(s(n), s(x), y+x) \llbracket x \leq s(n) \rrbracket$ を自動生成し証明に成功

ポインタを操作するプログラムの効率的動的検査系



```
1 i:=cons(1,0,2,0,3,0); [i+1]:=i+2; [i+3]:=i+4;
2 {list(α₀, i) ∧ α₀ = 1 · 2 · 3}
3 j:=nil;
4 while not i=nil do
5   {∃α. ∃β. list(α, i) * list(β, j) ∧ rev(α₀) = append(rev(α), β)}
6   k:= [i+1]; [i+1]:=j; j:=i; i:=k od
7 {list(rev(α₀), j)}
```

述語 list, 関数 rev, append を定義する制約付き項書換え系

$$\left\{ \begin{array}{l} \text{list}(\varepsilon, i) \rightarrow \text{emp} \wedge i = \text{nil} \\ \text{list}(a \cdot \alpha, i) \rightarrow (i \mapsto a, -) * \text{list}(\alpha, [i+1]) \\ \text{rev}(\varepsilon) \rightarrow \varepsilon \\ \text{rev}(a \cdot \alpha) \rightarrow \text{append}(\text{rev}(\alpha), a \cdot \varepsilon) \\ \text{append}(\varepsilon, \alpha) \rightarrow \alpha \\ \text{append}(a \cdot \alpha, \beta) \rightarrow a \cdot \text{append}(\alpha, \beta) \end{array} \right\}$$

動的検査系

実行中の注釈 (論理式) の真偽

(2 : true, 5 : true, 5 : true, 5 : true, 7 : true)